

11.研究発表

(雑誌論文) 計(2)件 うち査読付論文 計(2)件 (最終年度分)

著者名		論文標題			
Tanvir AHMED, Jun YAO, Yuko HARA-AZUMI, Shigeru YAMASHITA, and Yasuhiko NAKASHIMA		Selective Check of Data-Path for Effective Fault Tolerance			
雑誌名	査読の有無	巻	発行年		最初と最後の頁
IEICE Trans. on Information and Systems	有	E96-D, No. 9	2	0 1 3	1592-1601
掲載論文のDOI(デジタルオブジェクト識別子)					
10.1587 / transinf.E96.D.1592					

著者名		論文標題【掲載確定】			
Tanvir Ahmed, Jun Yao, and Yasuhiko Nakashima		A Two-Order Increase in Robustness of Partial Redundancy Under a Radiation Stress Test by Using SDC Prediction			
雑誌名	査読の有無	巻	発行年		最初と最後の頁
IEEE Transactions on Nuclear Science	有	未定	2	0 1 4	未定
掲載論文のDOI(デジタルオブジェクト識別子)					
なし					

(学会発表) 計(11)件 うち招待講演 計(0)件 (最終年度分)

発表者名		発表標題	
Wei Wang, Jun Yao, Youhui Zhang, Wei Xue, Yasuhiko Nakashima, and Weimin Zheng		HW/SW Approaches to Accelerate GRAPES in an FU Array	
学会等名	発表年月日	発表場所	
IEEE Symposium on Low-Power and High-Speed Chips 2013	2013年04月17日 ~ 2013年04月19日	Yokohama Media & Communications Center, Yokohama, Japan	

発表者名	発表標題	
藤原知広, 姚駿, 原祐子, 中島康彦	リング型アレイアクセラレータのマクロパイプライン化による性能見積み	
学会等名	発表年月日	発表場所
2013並列/分散/協調処理に関する「北九州」サマー・ワークショップ	2013年07月31日～2013年08月02日	福岡県北九州市北九州国際会議場

発表者名	発表標題	
林大地, 関賀, 原祐子, 姚駿, 中島康彦	メモリ分散型アレイアクセラレータの浮動小数点演算に関する性能考察	
学会等名	発表年月日	発表場所
2013並列/分散/協調処理に関する「北九州」サマー・ワークショップ	2013年07月31日～2013年08月02日	福岡県北九州市北九州国際会議場

発表者名	発表標題	
稲垣慶和, 原祐子, 姚駿, 中島康彦	リング型アレイアクセラレータ向け演算ライブラリの実装と性能評価	
学会等名	発表年月日	発表場所
2013並列/分散/協調処理に関する「北九州」サマー・ワークショップ	2013年07月31日～2013年08月02日	福岡県北九州市北九州国際会議場

発表者名	発表標題	
Tanvir AHMED, Jun YAO, and Yasuhiko NAKASHIMA	A Two-Order Increase in Robustness of Partial Redundancy Under Radiation Stress Test by Using SDC Prediction	
学会等名	発表年月日	発表場所
IEEE Conference on Radiation Effects on Components and Systems (RADECS)	2013年09月23日～2013年09月27日	University of Oxford, Oxford, UK

発表者名	発表標題	
楠田浩平, 姚駿, 中島康彦	メモリ分散型アレイアクセラレータのための命令生成手法の開発と評価	
学会等名	発表年月日	発表場所
第200回計算機アーキテクチャ研究会	2014年01月23日～2014年01月24日	東京都東京市東京工業大学大岡山キャンパス

発表者名	発表標題	
林大地, 藤原知広, 姚駿, 中島康彦	演算器アレイ型アクセラレータへのメモリインテンシブなアプリケーションの写像と性能評価	
学会等名	発表年月日	発表場所
第200回計算機アーキテクチャ研究会	2014年01月23日～2014年01月24日	東京都東京市東京工業大学大岡山キャンパス

発表者名	発表標題	
Yuttakon Yuttakonkit, Jun Yao, Yasuhiko Nakashima	An Asynchronous Commit DMR Architecture for Aggressive Low-Power Fault Toleration	
学会等名	発表年月日	発表場所
第201回計算機アーキテクチャ研究会	2014年03月06日～2014年03月07日	愛知県名古屋市名古屋大学

発表者名	発表標題	
Jun Yao, Yasuhiko Nakashima, Mitsutoshi Saito, Yohei Hazama, Ryosuke Yamanaka	A Flexibly Fault-Tolerant FU Array Processor and its Self-Tuning Scheme to Locate Permanently Defective Unit	
学会等名	発表年月日	発表場所
IEEE Symposium on Low-Power and High-Speed Chips 2014	2014年04月14日～2014年04月16日	Yokohama Media & Communications Center, Yokohama, Japan

発表者名	発表標題	
Yuttakon Yuttakonkit, Jun Yao, Yasuhiko Nakashima	A Globally Asynchronous Locally Synchronous DMR Architecture for Aggressive Low-Power Fault Tolerant	
学会等名	発表年月日	発表場所
IEEE Symposium on Low-Power and High-Speed Chips 2014	2014年04月14日～2014年04月16日	Yokohama Media & Communications Center, Yokohama, Japan

発表者名	発表標題【発表確定】	
Jun Yao, Mitsutoshi Saito, Shogo Okada, Kazutoshi Kobayashi, Yasuhiko Nakashima	EReLA: a Low-Power Reliable Coarse-Grained Reconfigurable Architecture Processor and Its Irradiation Tests	
学会等名	発表年月日	発表場所
IEEE Nuclear and Space Radiation Effects Conference 2014	2014年07月14日～2014年07月18日	Marriott Rive Gauche, Paris, France

(図書) 計(0)件 (最終年度分)

著者名	出版社		
書名	発行年	総ページ数	

12. 研究成果による産業財産権の出願・取得状況

(出願) 計(0)件 (最終年度分)

産業財産権の名称	発明者	権利者	産業財産権の種類、番号	出願年月日	国内・外国の別

(取得) 計(0)件 (最終年度分)

産業財産権の名称	発明者	権利者	産業財産権の種類、番号	取得年月日	国内・外国の別
				出願年月日	

13.備考

中島研究室ホームページ
<http://arch.naist.jp>
研究責任者ホームページ
<http://arch.naist.jp/yaojun>